(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開2001-313896

(P2001-313896A)(43)公開日 平成13年11月9日(2001.11.9)

(51) Int. C1. 7

識別記号

FΙ

テーマコート*(参考)

H04N

5/91

H04N

B 5C052

5/907

5/91

5/92

5/907

Z 5C053

5/92

Н

審査請求

請求項の数4 有

OL

(全10頁)

(21)出願番号

特願2000-129943 (P2000-129943)

(22)出願日

平成12年4月28日(2000.4.28)

(71)出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72) 発明者 山本 重朗

大阪府守口市京阪本通2丁目5番5号 三洋

電機株式会社内

(74)代理人 100111383

弁理士 芝野 正雅

Fターム(参考) 5C052 AA17 AC01 CC11 DD02 DD10

GA02 GA03 GB06 GC01 GC02

GE04 GE08 GF03 GF05

5C053 FA08 FA30 GB21 GB36 HA21

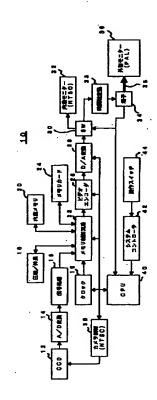
KA04 KA24 LA06

(54) 【発明の名称】画像再生装置

(57)【要約】

【課題】 フレーム画像データを間引くことなくレート を変換して再生することができる画像再生装置を提供す ること。

【解決手段】 動画ファイルを記録フレームレートとは 異なる再生フレームレートで再生する画像再生装置にお いて、記録フレームレートのn倍(nは2以上の偶数) のフィールドレートでフレーム画像データよりn回繰り 返しフィールド画像信号を作成し出力した後、対象とす るフレーム画像データを更新する第1作成装置と、フィ ールドレートでフレーム画像データよりnよりも少ない 回数繰り返しフィールド画像信号を作成し出力した後、 対象とするフレーム画像データを更新する第2作成装置 と、第1作成装置と第2作成装置とを複数のフレーム画 像データの順番に応じて選択する選択装置と、を具備し た。



10

【特許請求の範囲】

【請求項1】 画像記録装置を用いて所定の記録フレー ムレートで記録された複数のフレーム画像データから成 る動画ファイルを該記録フレームレートとは異なる再生 フレームレートで再生する画像再生装置において、

1

前記記録フレームレートのn倍 (nは2以上の偶数)の フィールドレートで前記フレーム画像データよりn回繰 り返しフィールド画像信号を作成し出力した後、対象と する前記フレーム画像データを更新する第1作成装置 と、

前記フィールドレートで前記フレーム画像データよりn よりも少ない回数繰り返しフィールド画像信号を作成し 出力した後、対象とする前記フレーム画像データを更新 する第2作成装置と、

前記第1作成装置と前記第2作成装置とを前記複数のフ レーム画像データの順番に応じて選択する選択装置と、 を具備することを特徴とする画像再生装置。

【請求項2】 前記記録フレームレートはNTSCでの 駆動周波数である60Hzを基準としたレートであり、 前記再生フレームレートはPALでの駆動周波数である 20 50Hzを基準としたレートであることを特徴とする請 求項1に記載の画像再生装置。

【請求項3】 前記記録フレームレートは30fpsで あり、前記nは2であることを特徴とする請求項1に記 載の画像再生装置。

【請求項4】 前記記録フレームレートは15fpsで あり、前記nは4であることを特徴とする請求項1に記 載の画像再生装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、動画の記録再生機 能を有するデジタルカメラ等に用いられる、所定の記録 フレームレートで記録された複数のフレーム画像データ から成る動画ファイルを再生する画像再生装置に関す る。

[0002]

【従来の技術】動画の記録再生機能を有するデジタルカ メラは、NTSC仕様とPAL仕様とを市場に供給する 際、システム構成上、PAL仕様の機種であっても、動 画記録の記録フレームレートは1秒当たり30枚すなわ 40 ち30fps (フレーム・パー・セカンド) 又は1秒当 たり15枚すなわち15fpsと、NTSCの駆動周波 数である60Hzを基準にしているものがある。そし、 て、PAL仕様のデジタルカメラであっても、PAL仕 様の外部モニターに接続せず、内蔵モニターで動画再生 する場合は、NTSC仕様のデジタルカメラと同様に6 OHzを基準に駆動している。

【0003】そして、上記PAL仕様のデジタルカメラ をPAL仕様の外部モニターに接続して動画再生する場 合、外部モニターに同期した再生フレームレートに変換 50

して出力する必要があり、PALの駆動周波数である5 OHzを基準とした再生フレームレートに合うように変 換していた。

【0004】30fpsで記録されたフレーム画像デー タをPALの駆動周波数である50Hzを基準とした再 生フレームレートである25fpsで再生する場合、従 来は図9に示すように、フレーム画像データを一定の比 率で間引くことで対応していた。

[0005]

【発明が解決しようとする課題】しかしながら、再生フ レームレートを変換して再生する従来の画像再生装置で は、一定の時間間隔でフレーム画像データが欠落するの で、欠落した時点で画像の不連続が目立ち、スムーズな 動画再生ができなかった。

【0006】本発明は、所定の記録フレームレートで記 録された複数のフレーム画像データから成る動画ファイ ルを再生する画像再生装置において、フレーム画像デー タを間引くことなくレートを変換して再生することがで きる画像再生装置を提供することを目的とする。

[0007]

【課題を解決するための手段】本発明は、上記課題を解 決するために、画像記録装置を用いて所定の記録フレー ムレートで記録された複数のフレーム画像データから成 る動画ファイルを該記録フレームレートとは異なる再生 フレームレートで再生する画像再生装置として、前記記 録フレームレートのn倍(nは2以上の偶数)のフィー ルドレートで前記フレーム画像データよりn回繰り返し フィールド画像信号を作成し出力した後、対象とする前 記フレーム画像データを更新する第1作成装置と、前記 フィールドレートで前記フレーム画像データよりnより も少ない回数繰り返しフィールド画像信号を作成し出力 した後、対象とする前記フレーム画像データを更新する 第2作成装置と、前記第1作成装置と前記第2作成装置 とを前記複数のフレーム画像データの順番に応じて選択 する選択装置と、を具備した。

【0008】さらに、前記記録フレームレートはNTS Cでの駆動周波数である60Hzを基準としたレートで あり、前記再生フレームレートはPALでの駆動周波数 である50Hzを基準としたレートであることを特徴と する。

【0009】また、前記記録フレームレートは30fp sであり、前記nは2であることを特徴とする。

【0010】また、前記記録フレームレートは15fp sであり、前記nは4であることを特徴とする。

[0011]

【発明の実施の形態】以下図面に従い、本発明の実施の 形態について説明する。図1は本発明の実施例である画 像再生装置を具備したPAL仕様のデジタルカメラ及び その周辺機器を示した機能ブロック図である。図におい て、デジタルカメラ10は、撮像素子であるCCD12

する。

を具備し、該CCD12はカメラ制御回路38によって 制御され、被写体(図示省略)からの光を電気信号に変 化することにより、フレーム画像信号を1秒間に30 枚、又は1秒間に15枚、いずれかの記録フレームレー トで出力する。すなわち、デジタルカメラ10はPAL 仕様であるが、カメラ制御回路38はNTSCに準じて 動作する。

【0012】出力されるフレーム画像信号は、1枚毎に A/D変換回路にてデジタル信号に変換され、信号処理 回路16にてホワイトバランスやガンマ補正等が施さ れ、メモリ制御回路22によって制御される内蔵メモリ 20にフレーム画像データとして一旦蓄えられる。

【0013】なお、内蔵メモリ20は、図2に示すよう に、データ記録領域 (A) 20a、データ記録領域 (B) 20b、圧縮データ記録領域20c、その他の領 域20 dにマッピングされており、該フレーム画像デー タは、データ記録領域(A)20aに蓄えられる。デー タ記録領域(B)20bはデータ記録領域(A)20a と共に再生動作時に使用される。その他の領域20 d は、圧縮/伸長回路18のワークエリア等として用いら 20

【0014】データ記録領域(A)20aに蓄えられた フレーム画像データは圧縮/伸長回路18にてデータ圧 縮され、内蔵メモリ20の圧縮データ記録領域20cに 蓄えられる。以上の動作を繰り返し、内蔵メモリ20の 圧縮データ記録領域20cに複数枚のフレーム圧縮画像 データを蓄えながら、並行して圧縮データ記録領域20 cより順次メモリカード24に記録することにより、3 Ofps又は15fpsの複数のフレーム圧縮画像デー タが得られる。動画撮影が終了すると、得られたフレー ム圧縮画像データの枚数Mや記録フレームレートの値F Lを副情報として付加し、1つの動画ファイルに変換す る。

【0015】なお、メモリ制御回路22はクロック19 からのクロック信号に基づいて駆動され、該クロック信 号は、メモリ制御回路22において所望の記録フレーム レートが得られるように、30fpsの場合と15fp s の場合とで周波数が切り換えられる。また、カメラ制 御回路38やメモリ制御回路22はCPU40によって 制御され、該CPU40は、操作スイッチ44の操作を 40 検出し、その操作状況をCPU40に伝えるシステムコ ントローラ42からの制御信号に応じて動作する。

【0016】以上が、主にデジタルカメラ10における 記録動作に係わる部分である。一方、ビデオエンコーダ 26、D/A変換回路28、スイッチ30、内蔵モニタ ー32、時間軸変換回路33、出力端子34、はデジタ ルカメラ10における再生動作に係わる部分であり、接 続ケーブル35、外部モニター36はデジタルカメラ1 0の周辺機器である。これらについては、デジタルカメ ラ10の動画ファイルの再生動作の説明に合わせて説明 50

【0017】図3、図4は、デジタルカメラ10の動画 ファイルの再生動作を示したフローチャートである。該 フローチャートは、CPU40とそれによって制御され るクロック19、メモリ制御回路22、ビデオエンコー

ダ26の動作を示すものである。

【0018】操作スイッチ44を操作することにより、 メモリカード24に記録された所定の動画ファイルの再 生を指示すると、動画ファイルの再生が開始される。先 ずCPU40は、出力端子34に接続ケーブル35が接 続されているか否かを検出し(S1)、接続されていな いことが検出されれば、内蔵モニター32を用いた再生 を行う(S2)。

【0019】内蔵モニター32を用いた再生は次のよう に行われる。先ず、再生の対象とする動画ファイル内の 副情報であるフレーム圧縮画像データの枚数Mと記録フ レームレートの値FLをチェックする。そして、メモリ 制御回路22にFLに等しい伸長フレームレートである 30fpsが得られるように、クロック19が発生する クロック信号の周波数が設定される。動画ファイル内の フレーム圧縮画像データは、メモリ制御回路22の制御 の下、伸長フレームレートに応じて順次圧縮/伸張回路 18にてデータ伸張処理され内蔵メモリ20のデータ記 録領域(A) 20 a とデータ記録領域(B) 20 b に交 互に書込、保持される。そして、データ記録領域(A) 20aとデータ記録領域 (B) 20bの内、書込動作が 行われていない方に保持されたフレーム画像データを基 にビデオエンコーダ26は、伸長フレームレートの2倍 のレートでフィールド画像データを作成し、該データは D/A変換回路28にてアナログのフィールド画像信号 に変換され、スイッチ30を通って内蔵モニター32に 表示される。この動作がフレーム圧縮画像データの枚数 M分だけ繰り返される。すなわち、PAL仕様のデジタ ルカメラ10であっても、内蔵モニター32を用いて動 画再生する場合は、NTSCでの駆動周波数である60 Hzを基準としたレートでビデオエンコーダ26や内蔵 モニター32は動作する。

【0020】次に、ステップS1にて出力端子34に接 続ケーブル35が接続されていることが検出されれば、 スイッチ30は出力端子34側に切り替わり、以下、P AL仕様である外部モニター36を用いた再生を行う。 【0021】先ず、再生されるフレーム画像データの順 番を示すカウンタNの値を初期値1に設定する(S 3)。そして、再生の対象とする動画ファイル内の副情 報である記録フレームレートの値FLをチェックし、C PU40は、動画ファイルが30fpsで記録されたも のか15 fpsで記録されたものであるかを判断する (S4)。30fpsであれば、ステップS5に進み、 CPU40はメモリ制御回路22にFLに等しい伸長フ レームレートが得られるように、クロック19が発生す

6

るクロック信号の周波数を設定し。1番目のフレーム圧縮画像データを圧縮/伸長回路18を用いてデータ伸長し、内蔵メモリ20のデータ記録エリア(A)20aに取得するようメモリ制御回路22に指示する(S5)。そして、該取得の完了がメモリ制御回路22よりCPU40に通知されればステップS7に進む(S6)。そして、カウンタNの値を6で除算した余の値に応じてステップS8~S12を実行するか又はステップS15~S22が実行される(S7)。

【0022】ステップS7において、カウンタNの値を 10 6で除算した余が5でないと判断した場合、(N+1) 番目のフレーム圧縮画像データを、メモリカード24より読み出し、圧縮/伸張回路18にてデータ伸張処理し、内蔵メモリ20のデータ記録領域(A)20aとデータ記録領域(B)20bの内、前回のフレーム画像データの取得で使用されなかった方のデータ記録エリアに取得するようメモリ制御回路22に指示する(S8)。指示に応じてメモリ制御回路22は、ビデオエンコーダ26の動作と並行して動作する。

【0023】そして、記録フレームレートの値FLと同 20 じレートでCPU40が発生するV割込みをビデオエンコーダ26が検知すれば、ビデオエンコーダ26は、内蔵メモリ20のデータ記録領域(A)20a又はデータ記録領域(B)20bに取得されたN番目のフレーム画像データより、FLの2倍のレートでフィールド画像データを作成し、1フィールド分出力する(S9、S10)。

【0024】次に、V割込みの中間時点でCPU40が発生するV間割込みをビデオエンコーダ26が検知すれば、ビデオエンコーダ26は、内蔵メモリ20のデータ記録領域(A)20a又はデータ記録領域(B)20bに取得されたN番目のフレーム画像データより、ステップS10と同じフィールドレートでフィールド画像データを作成し、1フィールド分出力する(S11、S12)。そして、カウンタNの値が再生の対象とする動画ファイル内の副情報であるフレーム圧縮画像データの枚数Mよりも小さければカウンタNをインクリメントし、ステップS7の前段に戻り、そうでなければ全てのフレーム画像データの再生が終了したと判断し、動画ファイルの再生を終了する(S13、S14)。

【0025】一方、ステップS7において、カウンタNの値を6で除算した余が5であると判断した場合、ステップS8と同様に(N+1)番目のフレーム画像データを前回のフレーム画像データの取得で使用されなかった方のデータ記録エリアに取得するようメモリ制御回路22に指示する(S15)。指示に応じてメモリ制御回路22は、ビデオエンコーダ26の動作と並行して動作する。そして、V割込みをビデオエンコーダ26が検知すれば、ビデオエンコーダ26は、ステップS10と同様にN番目のフレーム画像データよりフィールド画像デー50

タを作成し、1フィールド分出力する(S 1 6 、S 1 7)。

【0026】次に、カウンタNをインクリメントする(S18)。そして、ステップS8と同様に(N+1)番目のフレーム画像データを前回のフレーム画像データの取得で使用されなかった方のデータ記録エリアに取得するようメモリ制御回路22に指示する(S19)。指示に応じてメモリ制御回路22は、ビデオエンコーダ26の動作と並行して動作する。

【0027】そして、ビデオエンコーダ26がV割込みを検知した後、V間割込を検知すれば、ビデオエンコーダ26は、ステップS12と同様にN番目のフレーム画像データよりフィールド画像データを作成し、1フィールド分出力する(S20、S21、S22)。ステップS22の後は、ステップS13の前段に移行する。

【0028】ステップS10、S12、S17、S22においてビデオエンコーダ26より出力されたフィールド画像データは、D/A変換回路28にてアナログのフィールド画像信号に変換され、スイッチ30を通って時間軸変換回路33に入力される。時間軸変換回路33では、入力されたフィールド画像信号をPALのフレームレートである50fpsに応じたフィールドレートに時間軸を変換し、出力端子34、接続ケーブル35を介してPAL仕様の外部モニター36に出力し表示させる。

【0029】以上、説明したように、30fpsで記録された動画ファイルをPAL仕様の外部モニター32を用いて再生する場合、再生されるフレーム画像データの順番を示すカウンタNの値を6で除算した余に応じて、1枚のフレーム画像データより2枚のフィールド画像データを作成するか、1枚のフィールド画像データを作成するかを選択する。よって、図5に示すように、記録されたフレーム画像データを間引くことなく再生することができる。

【0030】一方、ステップS4によって、再生しようとする動画ファイルの記録フレームレートが15fpsであると判断されれば、図4に示したステップS35に進み、СРU40は、メモリ制御回路22にFLに等しい伸長フレームレートである15fpsが得られるように、クロック19が発生するクロック信号の周波数を設定し、1番目のフレーム圧縮画像データを圧縮/伸長回路18を用いてデータ伸長し、内蔵メモリ20のデータ記録エリア(A)20aに取得するようメモリ制御回路22に指示する(S35)。そして、該取得の完了がメモリ制御回路22よりCPU40に通知されればステップS37に進む(S36)。そして、カウンタNの値を3で除算した余の値に応じてステップS38~S42を実行するか又はステップS45~S47が実行される(S37)。

【0031】ステップS37において、カウンタNの値を3で除算した余が0でないと判断した場合、(N+

1)番目のフレーム圧縮画像データを、メモリカード2 4より読み出し、圧縮/伸張回路18にてデータ伸張処 理し、内蔵メモリ20のデータ記録領域(A)20aと データ記録領域 (B) 20bの内、前回のフレーム画像 データの取得で使用されなかった方のデータ記録エリア に取得するようメモリ制御回路22に指示する(S3 8)。指示に応じてメモリ制御回路22は、ビデオエン コーダ26の動作と並行して動作する。

【0032】そして、記録フレームレートの値FLと同 じレートでCPU40が発生するV割込みをビデオエン 10 コーダ26が検知すれば、ビデオエンコーダ26は、内 蔵メモリ20のデータ記録領域(A)20a又はデータ 記録領域(B)20bに取得されたN番目のフレーム画 像データより、FLの4倍のレートでフィールド画像デ ータを作成し、2フィールド分出力する(S39、S4 0) .

【0033】次に、V割込みの中間時点でCPU40が 発生するV間割込みをビデオエンコーダ26が検知すれ ば、ビデオエンコーダ26は、内蔵メモリ20のデータ 記録領域(A)20a又はデータ記録領域(B)20b に取得されたN番目のフレーム画像データより、ステッ プS40と同じフィールドレートでフィールド画像デー タを作成し、2フィールド分出力する(S41、S4)

【0034】そして、カウンタNの値が再生の対象とす る動画ファイル内の副情報であるフレーム圧縮画像デー タの枚数Mよりも小さければカウンタNをインクリメン トレ、ステップS37の前段に戻り、そうでなければ全 てのフレーム画像データの再生が終了したと判断し、動 画ファイルの再生を終了する(S43、S44)。

【0035】一方、ステップS37において、カウンタ Nの値を3で除算した余が0であると判断した場合、ス テップS38と同様に(N+1)番目のフレーム画像デ ータを前回のフレーム画像データの取得で使用されなか った方のデータ記録エリアに取得するようメモリ制御回 路22に指示する(S45)。指示に応じてメモリ制御 回路22は、ビデオエンコーダ26の動作と並行して動 作する。

【0036】そして、V割込みをビデオエンコーダ26 が検知すれば、ビデオエンコーダ26は、ステップS4 40 Oと同様にN番目のフレーム画像データよりフィールド 画像データを作成し、2フィールド分出力する(S4) 6、S47)。ステップS47の後は、ステップS63 の前段に移行する。

【0037】ステップS40、S42、S47において ビデオエンコーダ26より出力されたフィールド画像デ ータは、D/A変換回路28にてアナログのフィールド 画像信号に変換され、スイッチ30を通って時間軸変換 回路33に入力される。時間軸変換回路33では、入力 されたフィールド画像信号をPALのフレームレートで 50

ある50fpsに応じたフィールドレートに時間軸を変 換し、出力端子34、接続ケーブル35を介してPAL 仕様の外部モニター36に出力し表示させる。

【0038】以上、説明したように、15fpsで記録 された動画ファイルをPAL仕様の外部モニター36を 用いて再生する場合、再生されるフレーム画像データの 順番を示すカウンタNの値を3で除算した余に応じて、 1枚のフレーム画像データより4枚のフィールド画像デ ータを作成するか、2枚のフィールド画像データを作成 するかを選択する。よって、図6に示すように、4フィ ールド、4フィールド、2フィールドと順次再生するこ とにより、記録されたフレーム画像データを間引くこと なく再生することができる。

【0039】なお、15fpsで記録された動画ファイ ルをPAL仕様の外部モニター36を用いて再生する場 合、図4に示したフローチャートに代えて、図7に示し たフローチャートを実行しても良い。 すなわち、図3に 示したステップS4によって、再生しようとする動画フ ァイルの記録フレームレートが15fpsであると判断 されれば、図7に示したステップS55に進み、CPU 40はメモリ制御回路22にFLに等しい伸長フレーム レートである15fpsが得られるように、クロック1 9が発生するクロック信号の周波数を設定し、1番目の フレーム圧縮画像データを圧縮/伸長回路18を用いて データ伸長し、内蔵メモリ20のデータ記録エリア

(A) 20aに取得するようメモリ制御回路22に指示 する(S55)。そして、該取得の完了がメモリ制御回 路22よりCPU40に通知されればステップS57に 進む(S56)。そして、カウンタNの値を3で除算し た余の値に応じてステップS58~S62を実行するか 又はステップS65~S69が実行される(S57)。

【0040】ステップS57において、カウンタNの値 を3で除算した余が1であると判断した場合、(N+ 1)番目のフレーム圧縮画像データを、メモリカード2 4より読み出し、圧縮/伸張回路18にてデータ伸張処 理し、内蔵メモリ20のデータ記録領域(A) 20aと データ記録領域(B)20bの内、前回のフレーム画像 データの取得で使用されなかった方のデータ記録エリア に取得するようメモリ制御回路22に指示する(S5 8)。指示に応じてメモリ制御回路22は、ビデオエン コーダ26の動作と並行して動作する。

【0041】そして、記録フレームレートの値FLと同 じレートでCPU40が発生するV割込みをビデオエン コーダ26が検知すれば、ビデオエンコーダ26は、内 蔵メモリ20のデータ記録領域(A)20a又はデータ 記録領域(B)20bに取得されたN番目のフレーム画 像データより、FLの4倍のレートでフィールド画像デ ータを作成し、2フィールド分出力する(S59、S6

【0042】次に、V割込みの中間時点でCPU40が

30

9

発生するV間割込みをビデオエンコーダ26が検知すれば、ビデオエンコーダ26は、内蔵メモリ20のデータ記録領域(A)20a又はデータ記録領域(B)20bに取得されたN番目のフレーム画像データより、ステップS60と同じフィールドレートでフィールド画像データを作成し、2フィールド分出力する(S61、S62)。

【0043】そして、カウンタNの値が再生の対象とする動画ファイル内の副情報であるフレーム圧縮画像データの枚数Mよりも小さければカウンタNをインクリメン 10トし、ステップS57の前段に戻り、そうでなければ全てのフレーム画像データの再生が終了したと判断し、動画ファイルの再生を終了する(S63、S64)。

【0044】一方、ステップS57において、カウンタNの値を3で除算した余が0又は2であると判断した場合、ステップS58と同様に(N+1)番目のフレーム画像データを前回のフレーム画像データの取得で使用されなかった方のデータ記録エリアに取得するようメモリ制御回路22に指示する(S65)。指示に応じてメモリ制御回路22は、ビデオエンコーダ26の動作と並行20して動作する。

【0045】そして、V割込みをビデオエンコーダ26 が検知すれば、ビデオエンコーダ26は、ステップS6 0と同様にN番目のフレーム画像データよりフィールド 画像データを作成し、2フィールド分出力する(S6 6、S67)。そして、V間割込みをビデオエンコーダ 26が検知すれば、ビデオエンコーダ26は、N番目の フレーム画像データよりフィールド画像データを作成 し、1フィールド分出力する(S68、S69)。ステ ップS69の後は、ステップS63の前段に移行する。 【0046】ステップS60、S62、S67、S69 においてビデオエンコーダ26より出力されたフィール ド画像データは、D/A変換回路28にてアナログのフ ィールド画像信号に変換され、スイッチ30を通って時 間軸変換回路33に入力される。時間軸変換回路33で は、入力されたフィールド画像信号をPALのフレーム レートである50fpsに応じたフィールドレートに時 間軸を変換し、出力端子34、接続ケーブル35を介し てPAL仕様の外部モニター36に出力し表示させる。 【0047】以上、説明したように、15fpsで記録 40 された動画ファイルをPAL仕様の外部モニター36を 用いて再生する場合、再生されるフレーム画像データの 順番を示すカウンタNの値を3で除算した余に応じて、 1枚のフレーム画像データより4枚のフィールド画像デ ータを作成するか、3枚のフィールド画像データを作成 するかを選択する。よって、図8に示すように、4フィ

ールド、3フィールド、3フィールドと順次再生することにより、記録されたフレーム画像データを間引くことなく再生することができる。

【0048】以上、本発明の実施例について説明したが、記録されたフレーム画像データは、データ圧縮されたものであっても、されていないものであってもよい。また、記録されたフレーム画像データの先頭からではなく途中から再生できるようにしてもよい。すなわち、途中からであっても、再生を開始するフレーム画像データが基点となり、各フレーム画像データにおけるフィールド画像信号の作成出力回数が選択されることになる。さらに、本発明は、デジタルスチルカメラに限らず各種画像再生装置に採用可能である。

[0049]

【発明の効果】本発明によれば、所定の記録フレームレートで記録された複数のフレーム画像データから成る動画ファイルを再生する画像再生装置において、フレーム画像データを間引くことなくレートを変換して再生することができるので、スムーズな動画再生が可能となり、その効果は大である。

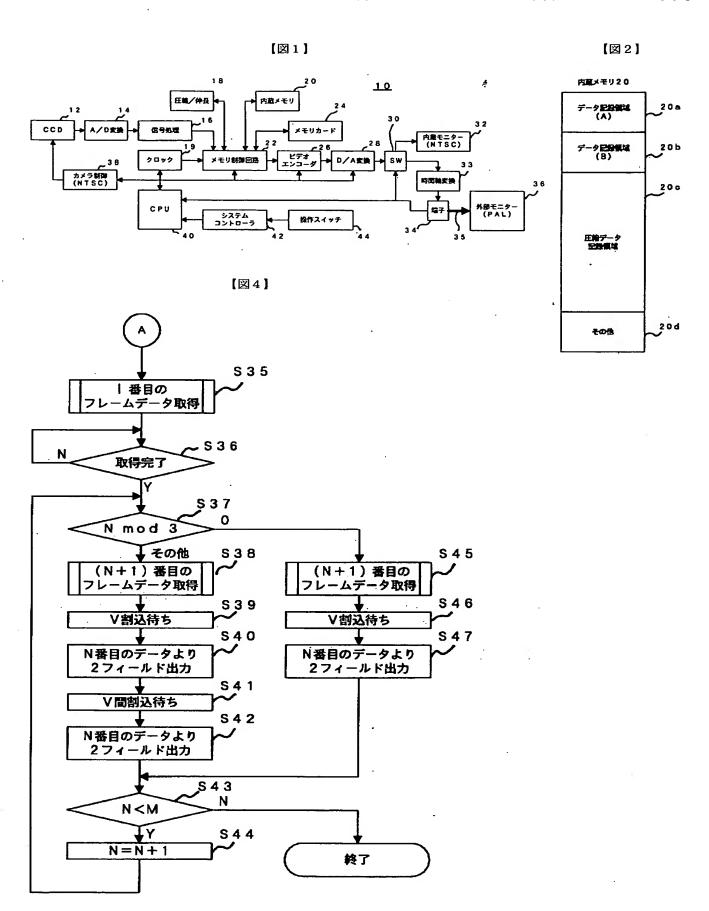
【図面の簡単な説明】

【図1】本発明の実施例を示した機能ブロック図である。

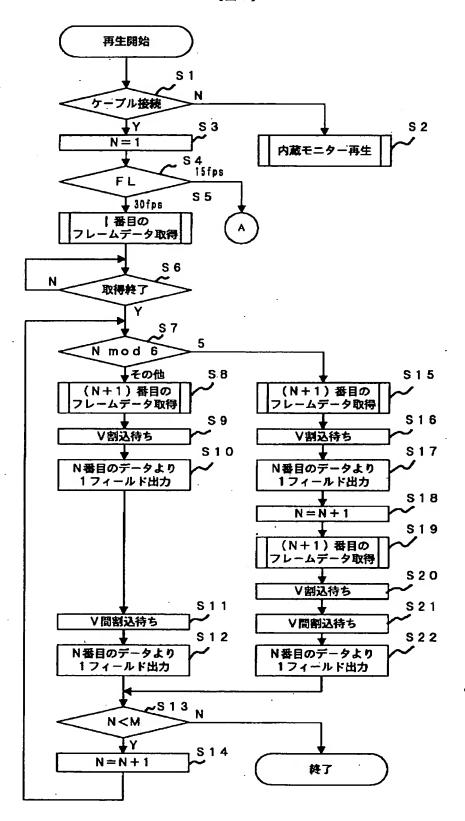
- 【図2】本発明の実施例の一部を示した説明図である。
- 【図3】本発明の実施例の動作を示したフローチャート である。
- 【図4】本発明の実施例の動作を示したフローチャート である。
- 【図5】本発明の実施例の動作を示した説明図である。
- 【図6】本発明の実施例の動作を示した説明図である。
- 【図7】本発明の実施例の他の動作を示したフローチャートである。
- 【図8】本発明の実施例の他の動作を示した説明図である。
- 【図9】従来技術を示した説明図である。

【符号の説明】

- 10 デジタルカメラ
- 18 圧縮/伸長回路
- 19 クロック
- 20 内部メモリ
 - 22 メモリ制御回路
 - 24 メモリカード
 - 26 ビデオエンコーダ
 - 34 出力端子
 - 36 外部モニター
 - 40 CPU



【図3】



【図5】

30fpsを25fpsに 記録フレーム	1	2	3	4	5	6	7	8	9	10	11	12	13	14	
再生フィールド1 再生フィールド2	•	2 2	3	4 4	5									14	

【図6】

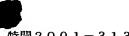
15fpsを25fpsに	变换													•
記録フレーム								8	9	10	11	12	13	14
再生フィールド1	1	2	3	4	5	6	.7	8	9	10	11	12	13	14
再生フィールド2	1	2	3	4	5	6	7	8	9	10	11	12	13	14
再生フィールド3	! 1	2	-	4	5	-	7	8	-	10	11	_	13	14
再生フィールド4	i 1	2	-	4	5	_	7	8	-	10	11	_	13	14

【図8】

15fpsを25fpsに	変換									• • •				
記録フレーム	1	2	3	4	5	6	7	8	9	10	11	12	13	14
再生フィールド1	1	2	3	4	5	6	7	8	9	10	11	12	13	14
再生フィールド2	1	2	3	4	5	6	7	8	9	10	11	12	13	14
再生フィールド3														
再生フィールド4	1	_	_	4		_	7	_	_	10	_	_	13	

【図9】

30fpsを25fpsに	変換	1							٠.
記録フレーム									
再生フレーム	•								



【図7】

